



## KARTA OPISU PRZEDMIOTU - SYLABUS

Nazwa przedmiotu

Programowanie sterowników PLC i regulatorów przemysłowych [N1AiR2>PLC]

### Przedmiot

Kierunek studiów

Automatyka i robotyka

Rok/Semestr

3/5

Studia w zakresie (specjalność)

–

Profil studiów

ogólnoakademicki

Poziom studiów

pierwszego stopnia

Język oferowanego przedmiotu

polski

Forma studiów

niestacjonarne

Wymagalność

obligatoryjny

### Liczba godzin

Wykład

20

Laboratorium

20

Inne (np. online)

0

Ćwiczenia

0

Projekty/seminaria

0

### Liczba punktów ECTS

5,00

### Koordynatorzy

dr hab. inż. Stefan Brock prof. PP  
stefan.brock@put.poznan.pl

dr inż. Jarosław Majchrzak  
jaroslaw.majchrzak@put.poznan.pl

### Wykładowcy

### Wymagania wstępne

Student rozpoczynający ten przedmiot powinien posiadać podstawową wiedzę w zakresie informatyki, podstaw cyfrowych układów logicznych, podstaw automatyki, elektroniki i systemów mikroprocesorowych. Powinien posiadać umiejętność pozyskiwania informacji ze wskazanych źródeł. Ponadto w zakresie kompetencji społecznych student musi prezentować takie cechy jak umiejętność pracy zespołowej, uczciwość, ciekawość poznawcza i kreatywność.

## Cel przedmiotu

1. Przekazanie studentom podstawowej wiedzy dotyczącej programowania i zastosowania sterowników programowalnych w procesach sterowania, w zakresie tworzenia i analizy algorytmów sterowania podsystemami i systemami, wykorzystania narzędzi programistycznych do realizacji zadań sterowania. 2. Opanowanie wiedzy i umiejętności zastosowania sterowników programowalnych do realizacji sterowania procesami przemysłowymi, nabycie umiejętności posługiwania się wybranymi językami programowania sterowników PLC, nabycie umiejętności obsługi urządzeń do realizacji sterowania cyfrowego oraz narzędzi wykorzystywanych do programowania systemów przemysłowych. 3. Opanowanie wiedzy z zakresu dyskretnej realizacji wybranych regulatorów, zasad doboru, stosowania i testowania regulatorów klasy PID oraz dyskretnej realizacji wybranych bloków dynamicznych. Opanowanie umiejętności doboru nastaw regulatorów w warunkach przemysłowych. 4. Rozwijanie u studentów umiejętności kreatywnego rozwiązywania problemów z zakresu konfiguracji, programowania i wykorzystania przemysłowych systemów sterowania.

## Przedmiotowe efekty uczenia się

Wiedza:

1. zna i rozumie w zaawansowanym stopniu budowę i zasady działania programowalnych sterowników przemysłowych, a także ich analogowych i cyfrowych układów peryferyjnych; zna i rozumie zasadę działania podstawowych interfejsów komunikacyjnych stosowanych w przemysłowych systemach sterowania;
2. ma uporządkowaną wiedzę w zakresie struktur i zasad działania analogowych i dyskretnych systemów sterowania (w układzie otwartym i w układzie ze sprzężeniem zwrotnym) oraz liniowych i prostych nieliniowych regulatorów;
3. zna metody, techniki, narzędzia i materiały stosowane przy rozwiązywaniu prostych zadań inżynierskich z zakresu automatyki i robotyki
4. zna i rozumie w zaawansowanym stopniu teorię i metody w zakresie architektury i programowania systemów mikroprocesorowych, zna i rozumie wybrane języki wysokiego i niskiego poziomu programowania mikroprocesorów; zna i rozumie zasadę działania podstawowych modułów peryferyjnych oraz interfejsów komunikacyjnych stosowanych w systemach mikroprocesorowych

Umiejętności:

1. potrafi dobrać parametry i nastawy podstawowego regulatora przemysłowego oraz skonfigurować i zaprogramować przemysłowy sterownik programowalny;
2. potrafi skonstruować algorytm rozwiązania prostego zadania pomiarowego i sterującego oraz zaimplementować, przetestować i uruchomić go w wybranym środowisku programistycznym na platformie mikroprocesorowej;
3. potrafi ocenić przydatność rutynowych metod i narzędzi służących do projektowania systemów automatyki i robotyki oraz wybrać i zastosować właściwą metodę i narzędzia;

Kompetencje społeczne:

posiada świadomość konieczności profesjonalnego podejścia do zagadnień technicznych, skrupulatnego zapoznania się z dokumentacją oraz warunkami środowiskowymi, w których urządzenia i ich elementy mogą funkcjonować; jest gotów do przestrzegania zasad etyki zawodowej i wymagania tego od innych, poszanowania różnorodności poglądów i kultur;

## Metody weryfikacji efektów uczenia się i kryteria oceny

Efekty uczenia się przedstawione wyżej weryfikowane są w następujący sposób:

Wiedza nabyta w ramach wykładu jest weryfikowana przez egzamin pisemny. Egzamin składa się z 20 - 30 pytań (testowych i otwartych), różnie punktowanych. Próg zaliczeniowy: 50% punktów. Zagadnienia zaliczeniowe, na podstawie których opracowywane są pytania, zostają udostępnione studentom z wykorzystaniem systemu uczelnianego kursów elektronicznych.

Umiejętności nabyte w ramach zajęć laboratoryjnych weryfikowane są podstawie bieżącej oceny pracy studentów oraz trzech 15-minutowych sprawdzianów lub 45-minutowego kolokwium zaliczeniowego, składającego się z 5-7 pytań/zadań różnie punktowanych w zależności od stopnia ich trudności. Próg zaliczeniowy: 50% punktów.

## Treści programowe

Program wykładu obejmuje następujące zagadnienia:

- W1. Wprowadzenie do sterowników programowalnych, historia i obszar zastosowań, klasyfikacje sterowników programowalnych. Języki programowania PLC zgodne z IEC 61131. Podstawy języka logiki drabinkowej, styki, cewki, przerzutniki. Zasady tworzenia programów w LD.
- W2. Układy czasowe, liczniki, komparatory i operacje matematyczne w sterowniku PLC, realizacja prostych algorytmów sterowania. Typy zmiennych, zasady adresowania, adresy absolutne i symboliczne.
- W3. Koncepcja i działanie systemu operacyjnego sterownika programowalnego, cykl pracy. Pamięć programu, pamięć danych, odwzorowania stanów wejść i wyjść. Wewnętrzna reprezentacja typów danych. Strukturalna organizacja programu, bloki organizacyjne, funkcje i bloki funkcyjne.
- W4. Język tekstu strukturalnego - podstawowe konstrukcje ST (SCL), operatory, funkcje wbudowane, konwersja typów. Programowanie proceduralne: projektowanie struktury programu, projektowanie, tworzenie, lokowanie bloków danych, bloki danych globalne i lokalne, projektowanie i wywołanie funkcji, bloków funkcyjnych, zmienne formalne, tymczasowe i statyczne.
- W5. Sterowanie bębnowe, przykłady bloków dedykowanych, opis zadania sterowania w postaci automatu skończonego, realizacja w językach LD i ST.
- W6. Złożoność opisu w postaci automatu, uzasadnienie wprowadzenia języka grafu sekwencji SFC. Opis i podstawowe struktury SFC, realizacja wybranych zadań sterowania w SFC.
- W7. Realizacja dyskretnej wybranych bloków automatyki. Ocena dokładności realizacji, zapis w językach PLC.
- W8. Budowa sterownika PLC, zasilanie i warunki pracy, wejścia dyskretne DC i AC, wejścia analogowe, czujniki mechaniczne, indukcyjne, pojemnościowe, ultradźwiękowe, optyczne, wyjścia cyfrowe: DC, AC, przekaźnikowe, dołączanie przekaźników i styczników, ochrona wyjść przed przepięciem
- W9. Pojęcia sterowanie, kompensacja, regulacja, struktura regulatora PID - teoretyczna i praktyczna, struktura 2DOF, struktury według ISA -I, II, III. Działanie i identyfikacja eksperymentalna bloków P, I, D, pojęcie czasu zdwojenia, wyprzedzenia. Regulatory dwu i trójpołożeniowe, programowa realizacja histerezy.
- W10. Dobór nastaw regulatorów - identyfikacja parametrów odpowiedzi skokowej, testy fast-test, inne wymuszenia. Identyfikacja parametrów obiektu KLT. Dobór nastaw metodami Z-N, Aastroma, kryteria modułu i symetrii, inne.
- W11. Własna realizacja algorytmu PID, zjawisko wind-up, zapobieganie zjawisku wind-up- struktury AWU
- W12. Realizacja algorytmu PID w PLC - bloki funkcjonalne, struktury i ograniczenia, autotuning
- W13. Zagadnienie pomiaru i regulacji temperatury, czujniki temperatury - rezystancyjne, termopary, inne, dedykowane moduły temperaturowe, struktura układu regulacji temperatury (regulatory histerezowy, histerezowy z korekcją, quasi-ciągły)
- W14. Panele operatorskie, PLC jako element złożonego układu automatyki
- W15. Dobre praktyki w programowaniu sterowników PLC

Program ćwiczeń laboratoryjnych obejmuje naukę programowania PLC w językach LD i ST (ćwiczenia 1 do 4), a następnie projektowanie i realizację układów sterowania dla wybranych obiektów laboratoryjnych (ćwiczenia 5 do 9) oraz wybrane zagadnienia zaawansowane w zakresie zastosowań sterowników w układach sterowania (ćwiczenia 10 do 14).

## Tematyka zajęć

brak

## Metody dydaktyczne

1. wykład: prezentacja multimedialna, prezentacja ilustrowana przykładami podawanymi na tablicy.
2. ćwiczenia laboratoryjne: wprowadzenie do zadania, programowanie zadania i jego weryfikacja, testowanie wyników działania programu.

## Literatura

Podstawowa:

1. Materiały wykładowe sukcesywnie udostępniane przez prowadzącego w postaci elektronicznej.
2. Kwaśniewski J. Sterowniki SIMATIC S7-1200 w praktyce inżynierskiej. Wydawnictwo BTC, Legionowo 2013
3. Kwaśniewski J. Język tekstu strukturalnego w sterownikach SIMATIC S7-1200 i S7-1500. Wydawnictwo BTC, Legionowo 2014
4. Brock S., Muszyński R., Urbański K., Zawirski K. : „Sterowniki programowalne” - Wydawnictwo

Politechniki Poznańskiej

5. Sałat R., Korpysz K., Obstawski P.: Wstęp do programowania sterowników PLC, Wydawnictwa Komunikacji i Łączności WKŁ 2009.

6. Kasprzyk J.: Programowanie sterowników przemysłowych, WNT Warszawa, 2014

7. Kwaśniewski J. Sterowniki SIMATIC S7-1200 i S7-1500 w zaawansowanych systemach sterowania, BTC 2018

8. Simatic S7 Programowalny sterownik S7-1200. Podręcznik systemu, Siemens

Uzupełniająca:

1. Hugh Jack,: Automating Manufacturing Systems with PLCs, P.Eng. Michigan, USA, 2010 (available online)

2. Petruzella, Frank D. Programmable logic controllers - 4th ed., McGraw-Hill, New York, 2011

3. Tom Mejer Antonsen, PLC Control with Structured Text, Randers, Denmark 2020

4. Programming Guideline for S7-1200/S7-1500, Siemens 2014

### Bilans nakładu pracy przeciętnego studenta

|  | Godzin | ECTS |
|--|--------|------|
| Łączny nakład pracy  | 125    | 5,00 |
| Zajęcia wymagające bezpośredniego kontaktu z nauczycielem  | 42     | 1,50 |
| Praca własna studenta (studia literaturowe, przygotowanie do zajęć laboratoryjnych/ćwiczeń, przygotowanie do kolokwium/egzaminu, wykonanie projektu) | 83     | 3,50 |